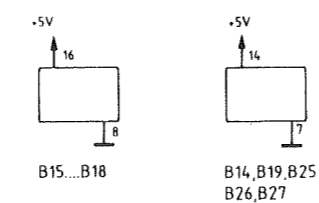
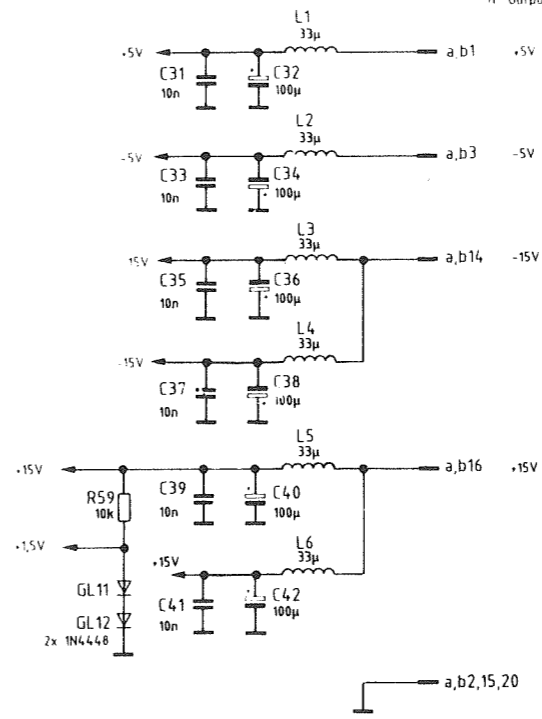


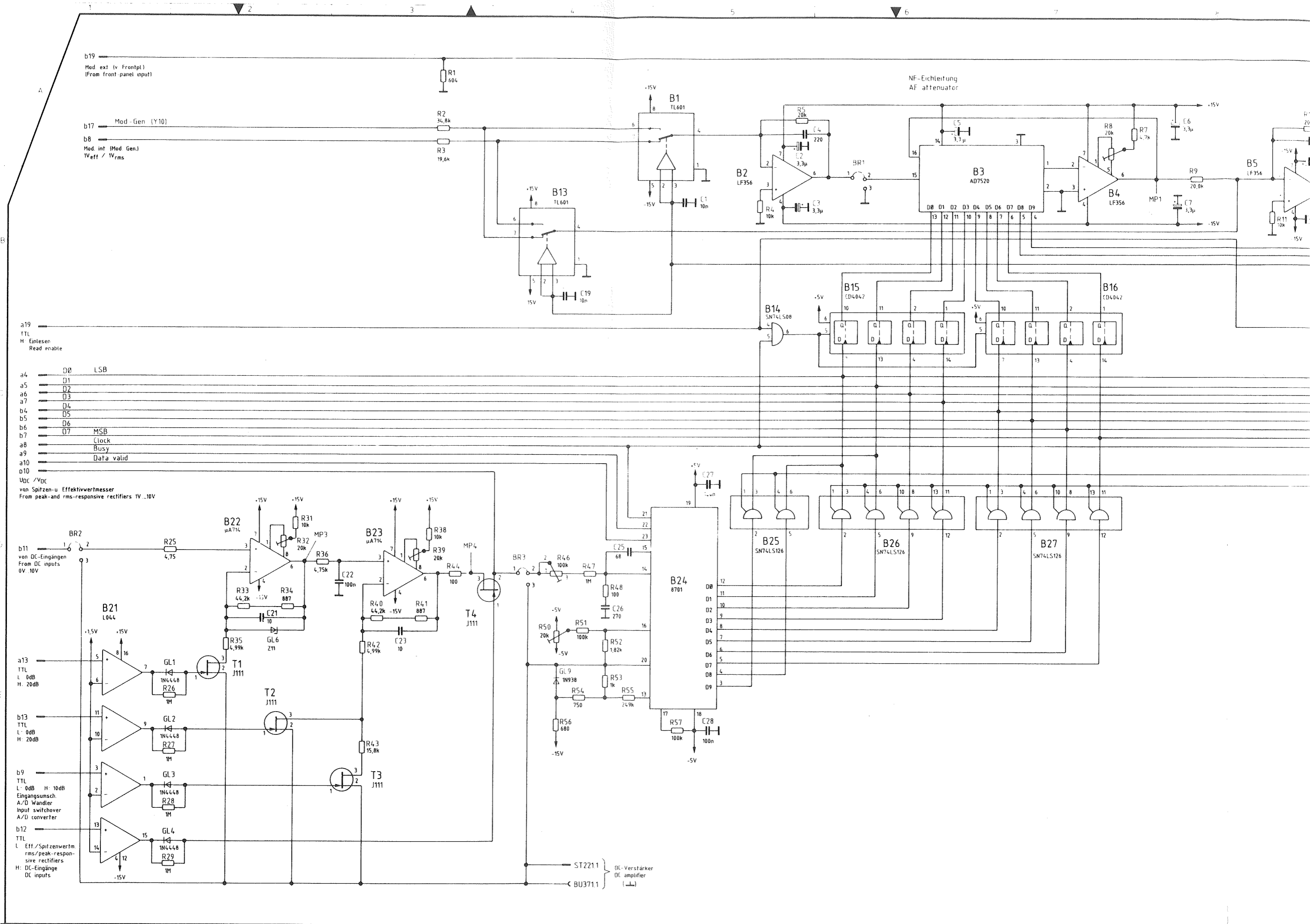
TTL H Auslesen ersten zwei Bits
a12 H Output first two bits

TTL H Auslesen letzten acht Bits
a11 H Output last eight bits



Stromlauf gilt für VAR 02
Circuit diagram is valid for MODEL 02

	A	29856	4 83	1b		IKGA	1.12.82	name	Systemzug				
	B	30525	2 84	CO		Beart		co					
	C	30525	9 84	CO		Gepr			A/D - Wandler / A/D converter	Z	355.2814 S		
			Datum	Name	Ans	Norm					zu Gerät	SMAT	
											355.2014 V	erste Z	355.2014



b19
Mod ext (v Frontpl.)
(From front-panel input)

b17
Mod-Gen (Y10)

b8
Mod inf (Mod Gen.)
1V_{eff} / 1V_{rms}

NF-Erleichterung
AF-attenuator

a19
TTL
H: Einlesen
Read enable

a4 D0 LSB
a5 D1
a6 D2
a7 D3
b4 D4
b5 D5
b6 D6
b7 D7 MSB
a8 Clock
a9 Busy
a10 Data valid
d10

U_{DC} / V_{DC}
von Spitzen- u. Effektivwertmessern
From peak- and rms-responsive rectifiers 1V .. 10V

b11
von DC-Eingängen
From DC inputs
0V .. 10V

a13
TTL
L: 0dB
H: 20dB

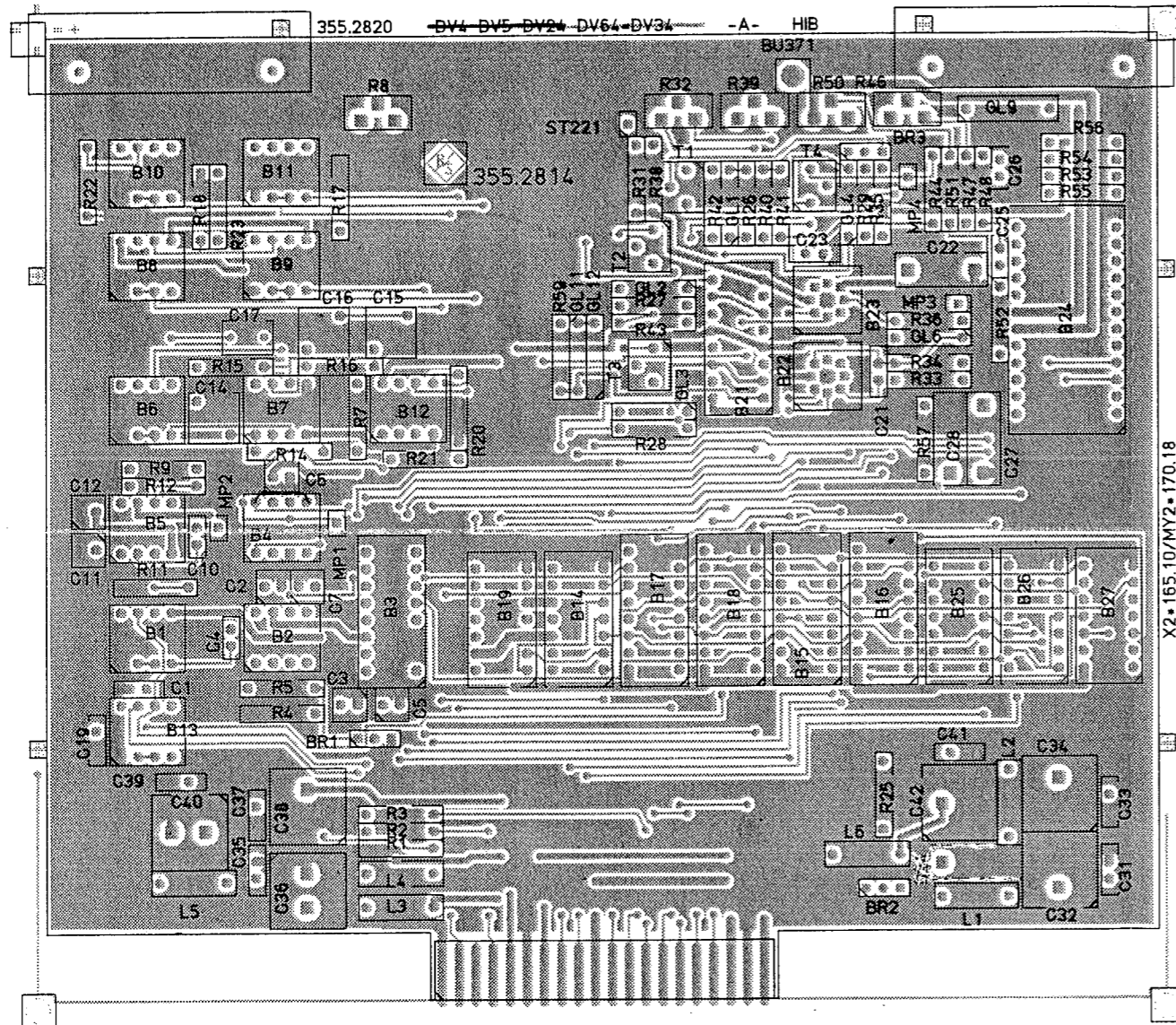
b13
TTL
L: 0dB
H: 20dB

b9
TTL
L: 0dB H: 10dB
Eingangsumsch.
A/D Wandler
Input switchover
A/D converter

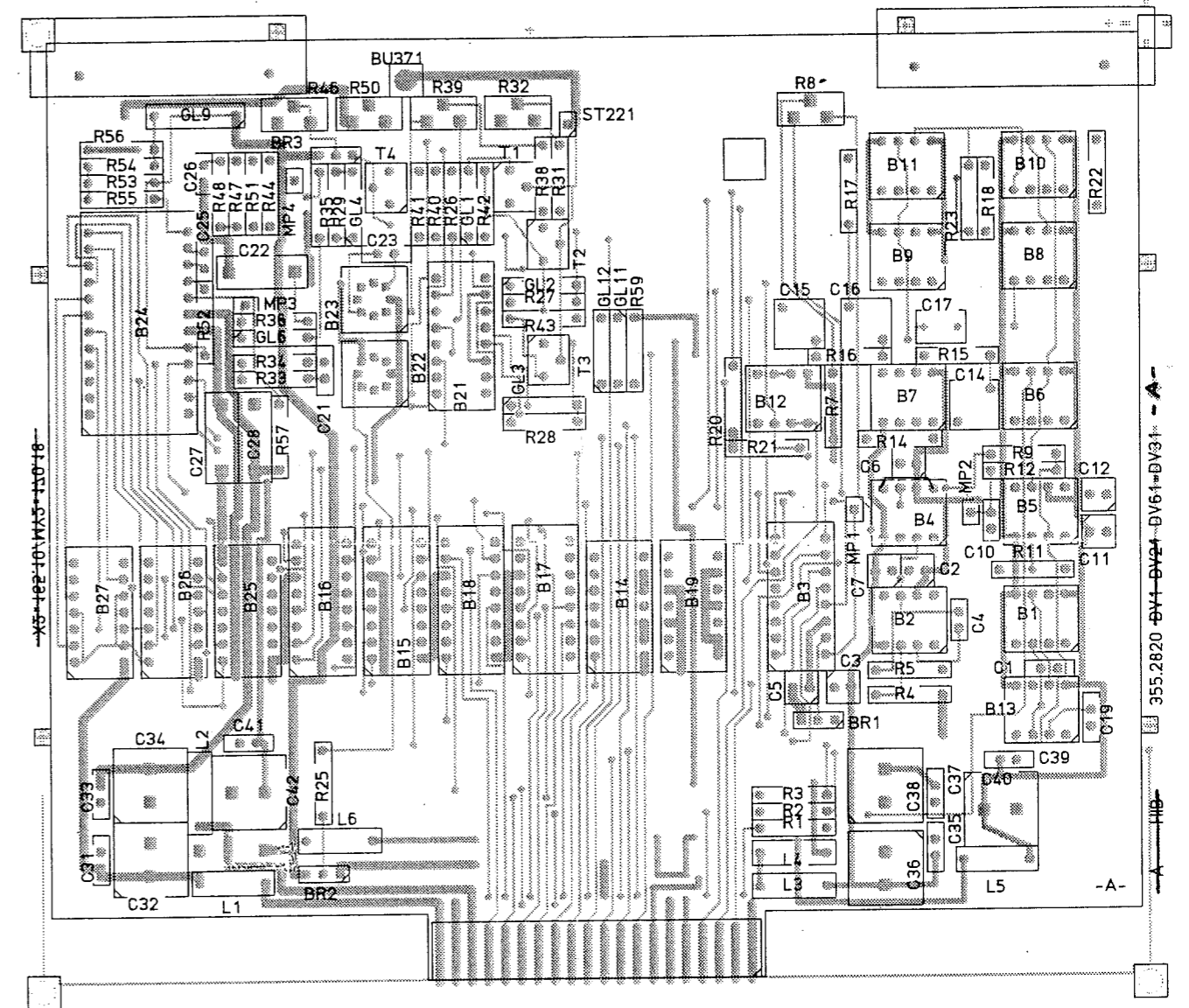
b12
TTL
L: Eff./Spitzenwert
rms/peak-responsive
rectifiers
H: DC-Eingänge
DC inputs

ST2211 } DC-Verstärker
BU371.1 } DC amplifier

Ansicht und Leitungsführung Bauteilseite
View of tracks on component side

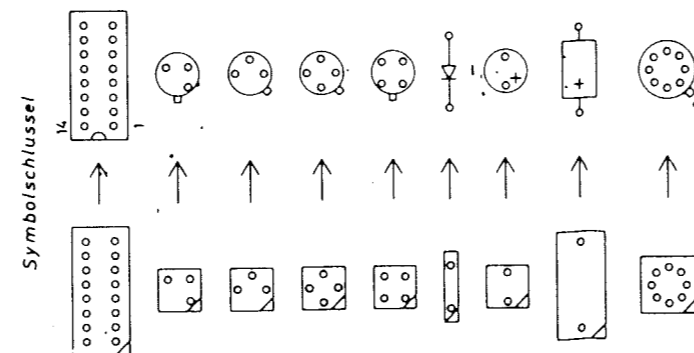


Ansicht und Leitungsführung Lötseite
View of tracks on solder side



Für diese Unterlage behalten wir uns alle Rechte vor.

Achtung! MOS - Bauteile
Caution. MOS components



A	29856	4.83	ib	Maße ohne Toleranzangabe		Maßstab 1 : 1	
						Habzeug, Werkstoff	
				1KGA	Tag	Name	Benennung A/D - Wandler A/D converter
				Bearb.	13.9.82	CO	
				Gepr.			
				Norm			
						Zeichn.-Nr. 355.2814	
Änd. Zust.	Änderungs-Mitteilung	Tag	Name			zu Gerät SMAT	
				reg. i. V. 355.2014V		erste Z. 355.2014	

J-Projektion
Methode E